

PICLS®

PICLSによるチップ抵抗器の実測比較

株式会社ソフトウェアクレイドル

目的



- チップ抵抗器の温度予測を行い、実測値と比較します。
- 部品レイアウト,配線パターンの変化による温度変化を評価します。

2

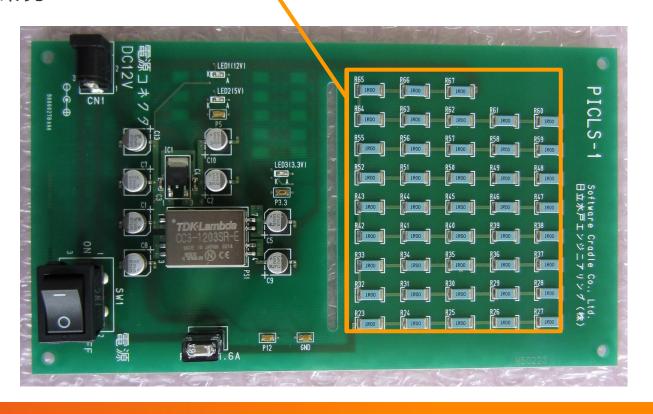
解析対象



• 基板の仕様と環境

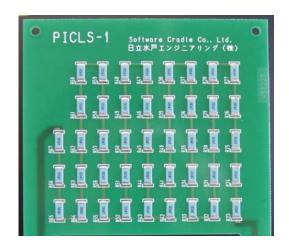
- 外形サイズ 180×100[mm]
- 2層基板 (銅箔厚み 18um)
- 環境温度 20[℃]
- 自然空冷環境

チップ抵抗器 43個 サイズ 長さ 6.3[mm], 幅 3.1[mm], 高さ 0.6[mm] 発熱量 0.078[W]

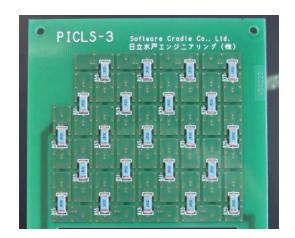


抵抗部品のケーススタディ





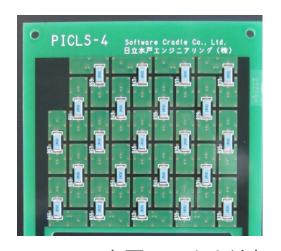
・Case1 オリジナル



・Case3 銅箔面積を増やす+ビア



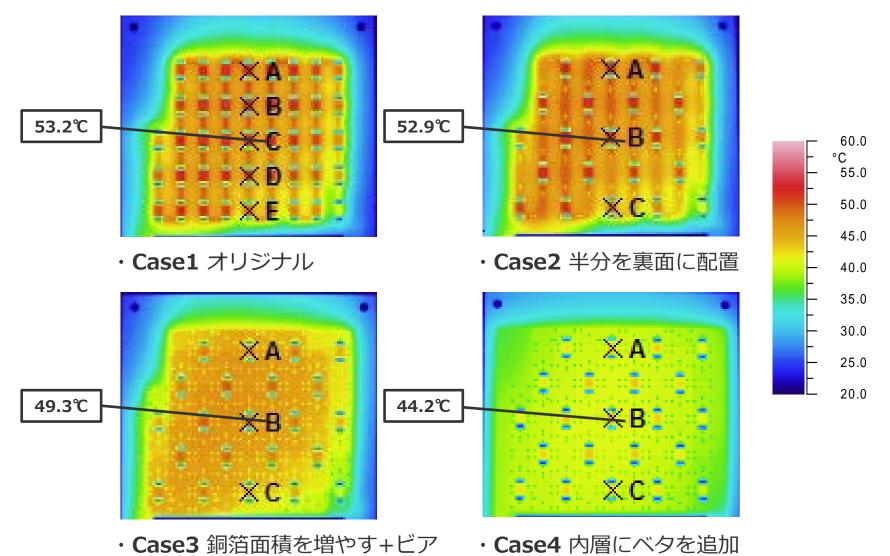
・Case2 半分を裏面に配置



・Case4 内層にベタを追加

チップ抵抗の表面温度(実測値)



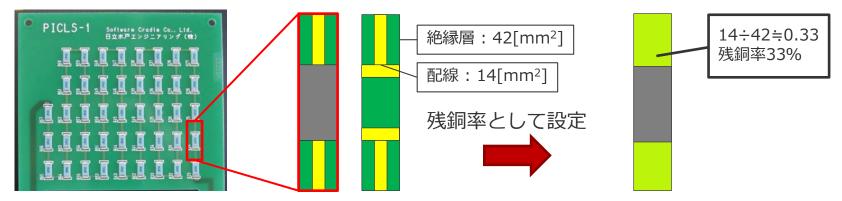


© Software Cradle

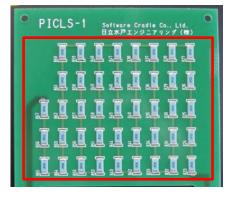
配線のモデリング

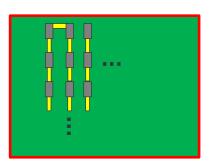


- 2種類の方法でモデリングを行う
 - 詳細モデル
 - 抵抗一つ一つについて周囲の配線のみを残銅率でモデル化

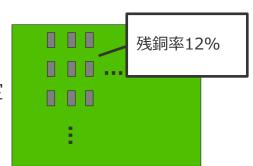


- 簡易モデル
 - 抵抗がある範囲全体の配線を残銅率でモデル化





残銅率として設定

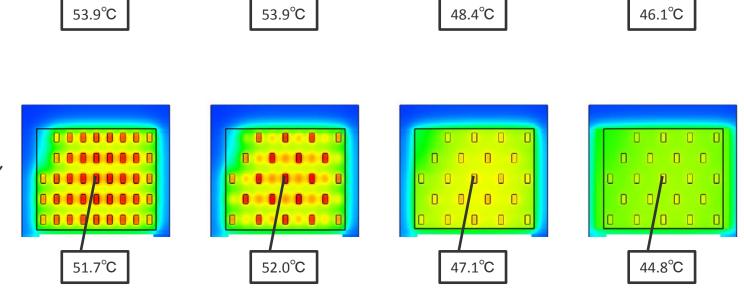


解析結果



Case1 Case2 Case3 Case4

● 簡易モデル

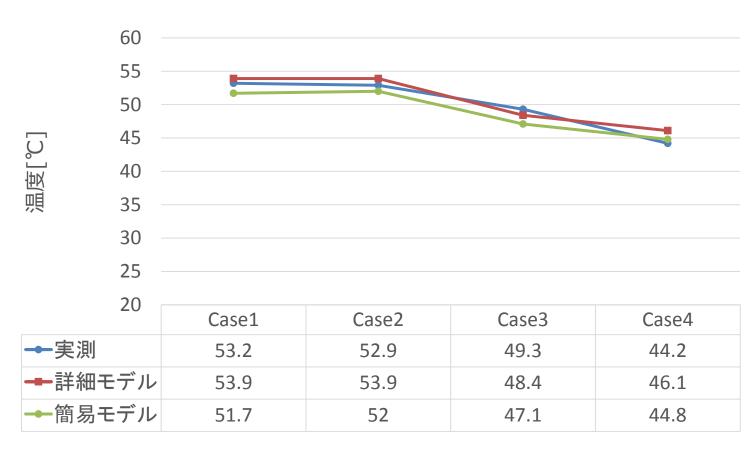


© Software Cradle

実測と解析の比較



チップ抵抗表面温度



まとめ



- 実測からCase1,2の温度変化はほとんどなく、Case3(銅箔パターン増),Case4(内層にベタ層を追加)で温度が低下することがわかりました。
- チップ抵抗の配線を詳細にモデル化した場合、実測に近い結果を得ることができることがわかりました。
- 簡易モデルの場合にも定性的な傾向を捉えていることがわかりました。